

Wahrheitstabelle	mit Grundverknüpfungsgliedern	mit NAND-Gliedern	mit NOR-Gliedern															
<p>(a)</p> <table border="1"> <thead> <tr> <th>E1</th> <th>E2</th> <th>X</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table> <p>Antivalenz</p>	E1	E2	X	0	0	0	0	1	1	1	0	1	1	1	0			
E1	E2	X																
0	0	0																
0	1	1																
1	0	1																
1	1	0																
<p>(b)</p> <table border="1"> <thead> <tr> <th>E1</th> <th>E2</th> <th>X</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table> <p>Äquivalenz</p>	E1	E2	X	0	0	1	0	1	0	1	0	0	1	1	1			
E1	E2	X																
0	0	1																
0	1	0																
1	0	0																
1	1	1																
<p>(c)</p> <table border="1"> <thead> <tr> <th>E1</th> <th>E2</th> <th>X</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table> <p>EXOR</p>	E1	E2	X	0	0	0	0	1	1	1	0	1	1	1	0			
E1	E2	X																
0	0	0																
0	1	1																
1	0	1																
1	1	0																

**Aufgabe:**

1. Zeichnen Sie zu jeder dargestellten Digitalschaltung die noch fehlenden zwei Schaltungen.
2. Ergänzen Sie die Wahrheitstabelle und schreiben Sie den Namen der jeweiligen Funktion darunter.